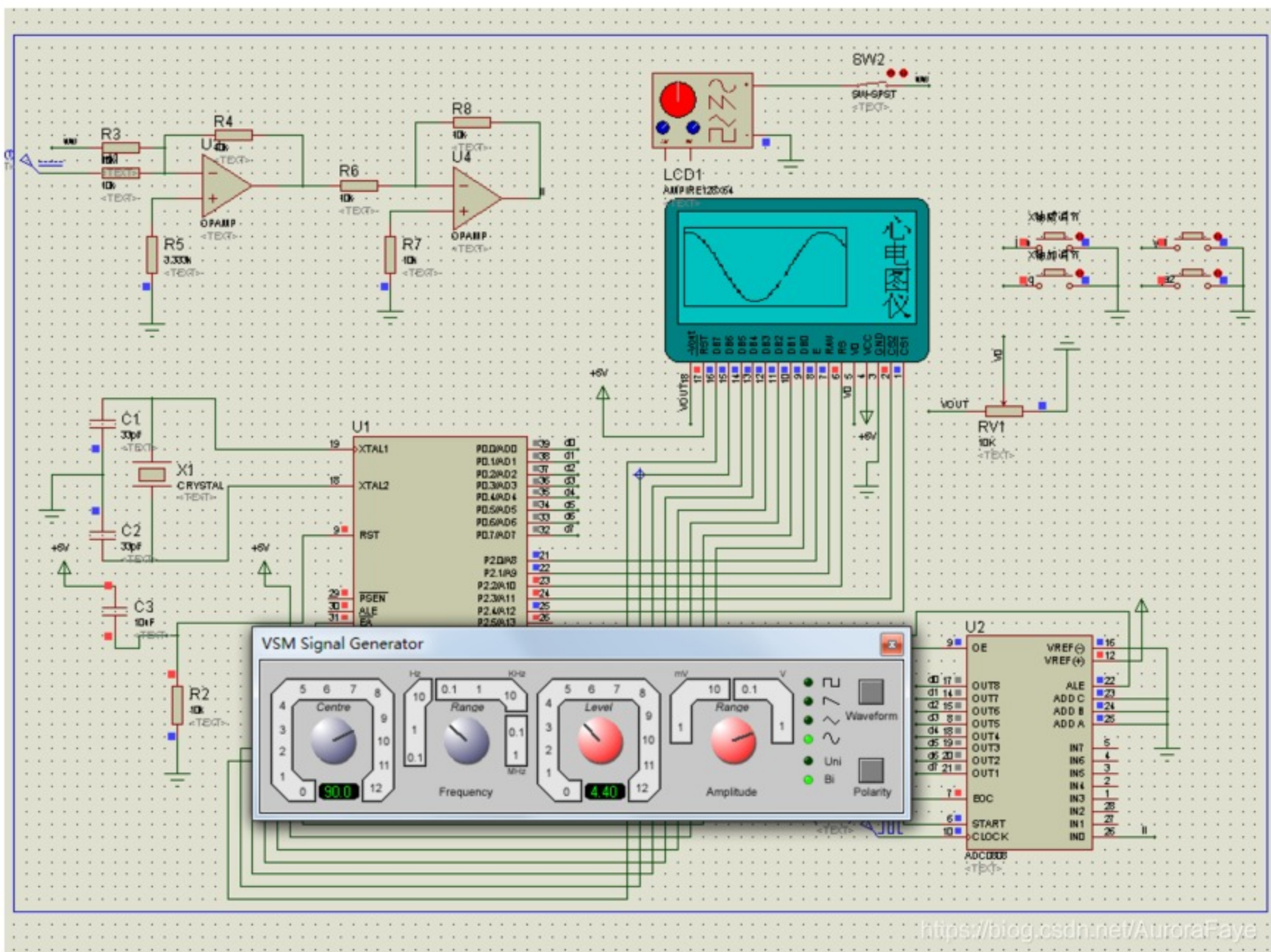


心电监测系统的硬件电路设计包括高频干扰滤除电路、低频干扰滤除电路、50Hz工频干扰滤除电路、前置放大电路、补偿电路等模拟预处理电路的设计和基于单片机的数据采集、传送和显示系统的设计。心电监测系统的软件设计主要是指在C语言的开发环境下心电分析、显示软件的设计。包括信号采集模块、分析显示心电波形模块、保存心电数据模块和读取心电数据模块的设计。

【资源下载】下载地址如下 (903) : <https://docs.qq.com/doc/DTIrSd01BZXNpRUxl>



```
1
2 #include <reg51.h>
3 #include <intrins.h>
4 #include <ADC0808.c>
5 sbit DI=P2^2; // 数据\指令 选择
6 sbit RW=P2^1; // 读\写 选择
7 sbit E=P2^0; // 读\写使能
8 sbit CS1=P2^4; // 片选1
9 sbit CS2=P2^3; // 片选2
10 sbit busy=P1^7;
11 sbit jia=P3^7;
12 sbit jian=P3^3;
13 sbit jia1=P3^0;
14 sbit jian1=P3^1;
15 unsigned int i;
16 unsigned char ye,lei,shu;
17 unsigned char a[91];
18 char code t[]={
```

