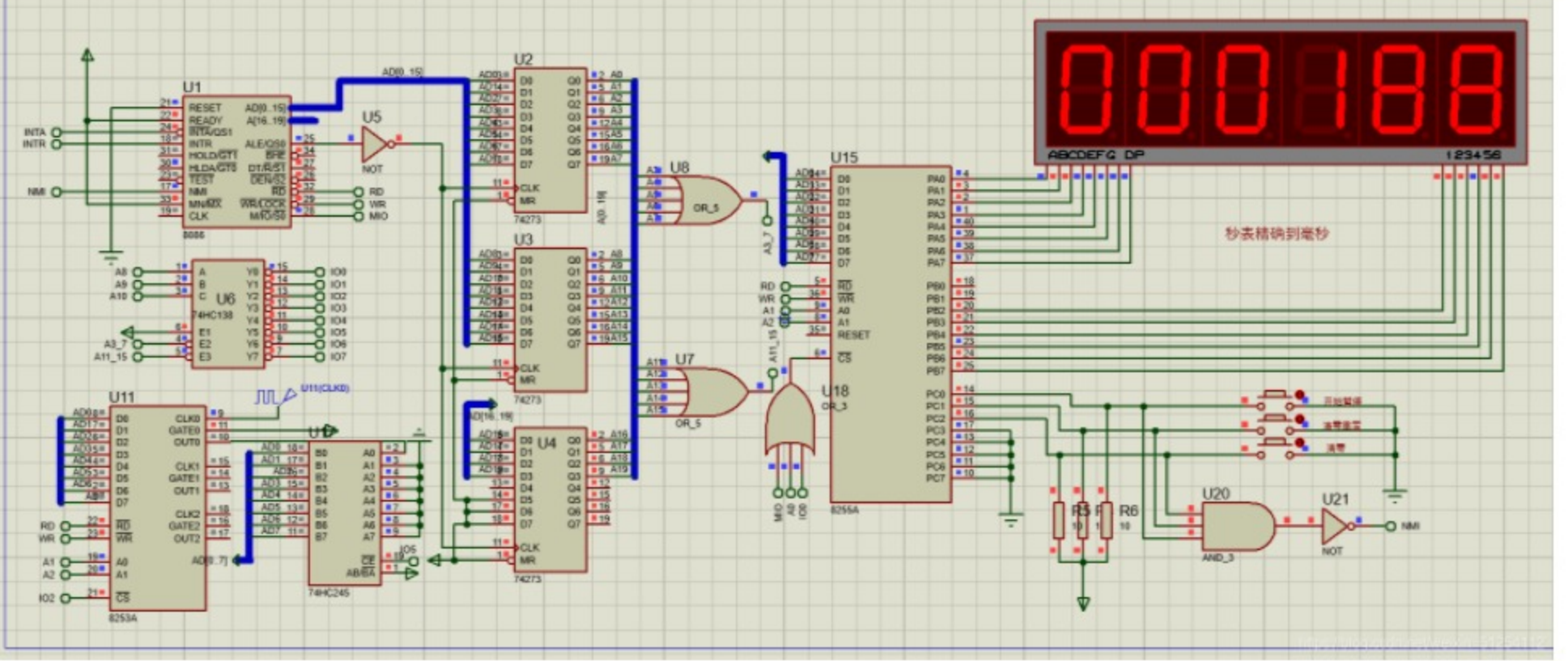




```
1 ;前两个主要是使能端 后两个是选状态 第二列区分53 55 59
2 PA55 EQU 0006H ;8255 端口地址（控制） 0000 0000 0000 0 11 0
3 WRITEA55 EQU 0000H ;8255 写8255 A端口 0000 0000 0000 0 00 0
4 WRITEB55 EQU 0002H ;8255 写8255 B端口 0000 0000 0000 0 01 0
5 READC55 EQU 0004H ;8255 读8255 C端口 0000 0000 0000 0 10 0
6
7 PA53 EQU 0206H ;8253 计数端口地址 0000 0010 0000 0 11 0
8 WRITE53_0 EQU 0200H ;8253 初始置数端口地址 0000 0010 0000 0 00 0
9 WRITE53_1 EQU 0202H ;8253 初始置数端口地址 0000 0010 0000 0 01 0
10
11 READ53 EQU 0502H ;8253 读 与A2 A1 无关 0000 0101 0000 0 00 0
12
13 PA59 EQU 0302H ;8259 端口地址（控制） 0000 0011 0000 0 01 0
14 DATA SEGMENT
15 SHOWNUM DB 3FH,06H,5BH,4FH,66H,
16 DB 6DH,7DH,07H,7FH,6FH,
17 DB 77H,7CH,39H,5EH,79H,71H
18 TIMEDATA DB 1,1,1,1,1,1 ;毫秒 秒 分 数据（时间代码的位置下标）
19 SITUATION DB 0 ;1 暂停 2 重置 3 清零 0计数
20 MS_DELAY_TIME_OUT DW 003H ;秒表计数的外循环次数 代表着毫秒的时钟
21 MS_DELAY_TIME_IN DW 0002H ;秒表计数的内循环次数 代表着毫秒的时钟
22 DATA ENDS
23 CODE SEGMENT
24 ASSUME DS:DATA,CS:CODE
25 START:
```

目录

- 1. 项目背景
- 2. 需求分析
- 3. 总体方案设计
- 4. 详细设计
- 5. 实现与测试
- 6. 总结

一、设计目的

设计一个数字时钟，能够实现实时时钟功能，并能通过按键进行时间设置和模式切换。

二、设计内容

设计一个数字时钟，能够实现实时时钟功能，并能通过按键进行时间设置和模式切换。

三、设计原理及方案

3.1 设计原理

3.1.1 时钟原理

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.2 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.3 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.4 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.5 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.6 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.7 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.8 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.9 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。

3.1.10 时钟原理图

时钟原理图，展示了时钟芯片与外部电路的连接。