

要求设计一个八路抢答器，抢答器具有数据显示功能。系统外没有清除开始键，由主持人控制，数字抢答器具有30S内抢答有效功能。本设计采用中小规模集成电路实现。

- 1、抢答器同时供8名选手或8个代表比赛，分别用8个按钮S0~S7表示。
- 2、设置一系统清除/开始控制开关，该开关由主持人控制。
- 3、抢答器具有数据锁存和显示功能。即抢答者按动本组按键，组号应立即在LED显示器上显示，并封锁其他组的按键组号，同时扬声器发出报警声提示。选手实行优先锁存。优先抢答选手组号一直保持到主持人将系统清除为止。
- 4、数字抢答器定时为30S，当主持人启动“开始”键后，30S定时器开始工作，同时扬声器发出短暂的声响。
- 5、抢答器在30S内进行抢答，则抢答有效。如果超过30S定时，无抢答者，则本次抢答无效。系统报警并禁止抢答，定时显示器上显示00。

八路抢答器的设计

目录

1. 设计电路原理图

2. 设计电路原理图

3. 设计电路原理图

4. 设计电路原理图

5. 设计电路原理图

6. 设计电路原理图

7. 设计电路原理图

8. 设计电路原理图

9. 设计电路原理图

10. 设计电路原理图

11. 设计电路原理图

12. 设计电路原理图

13. 设计电路原理图

14. 设计电路原理图

15. 设计电路原理图

16. 设计电路原理图

17. 设计电路原理图

18. 设计电路原理图

19. 设计电路原理图

20. 设计电路原理图

21. 设计电路原理图

22. 设计电路原理图

23. 设计电路原理图

24. 设计电路原理图

25. 设计电路原理图

26. 设计电路原理图

27. 设计电路原理图

28. 设计电路原理图

29. 设计电路原理图

30. 设计电路原理图

31. 设计电路原理图

32. 设计电路原理图

33. 设计电路原理图

34. 设计电路原理图

35. 设计电路原理图

36. 设计电路原理图

37. 设计电路原理图

38. 设计电路原理图

39. 设计电路原理图

40. 设计电路原理图

41. 设计电路原理图

42. 设计电路原理图

43. 设计电路原理图

44. 设计电路原理图

45. 设计电路原理图

46. 设计电路原理图

47. 设计电路原理图

48. 设计电路原理图

49. 设计电路原理图

50. 设计电路原理图

51. 设计电路原理图

52. 设计电路原理图

53. 设计电路原理图

54. 设计电路原理图

55. 设计电路原理图

56. 设计电路原理图

57. 设计电路原理图

58. 设计电路原理图

59. 设计电路原理图

60. 设计电路原理图

61. 设计电路原理图

62. 设计电路原理图

63. 设计电路原理图

64. 设计电路原理图

65. 设计电路原理图

66. 设计电路原理图

67. 设计电路原理图

68. 设计电路原理图

69. 设计电路原理图

70. 设计电路原理图

71. 设计电路原理图

72. 设计电路原理图

73. 设计电路原理图

74. 设计电路原理图

75. 设计电路原理图

76. 设计电路原理图

77. 设计电路原理图

78. 设计电路原理图

79. 设计电路原理图

80. 设计电路原理图

81. 设计电路原理图

82. 设计电路原理图

83. 设计电路原理图

84. 设计电路原理图

85. 设计电路原理图

86. 设计电路原理图

87. 设计电路原理图

88. 设计电路原理图

89. 设计电路原理图

90. 设计电路原理图

91. 设计电路原理图

92. 设计电路原理图

93. 设计电路原理图

94. 设计电路原理图

95. 设计电路原理图

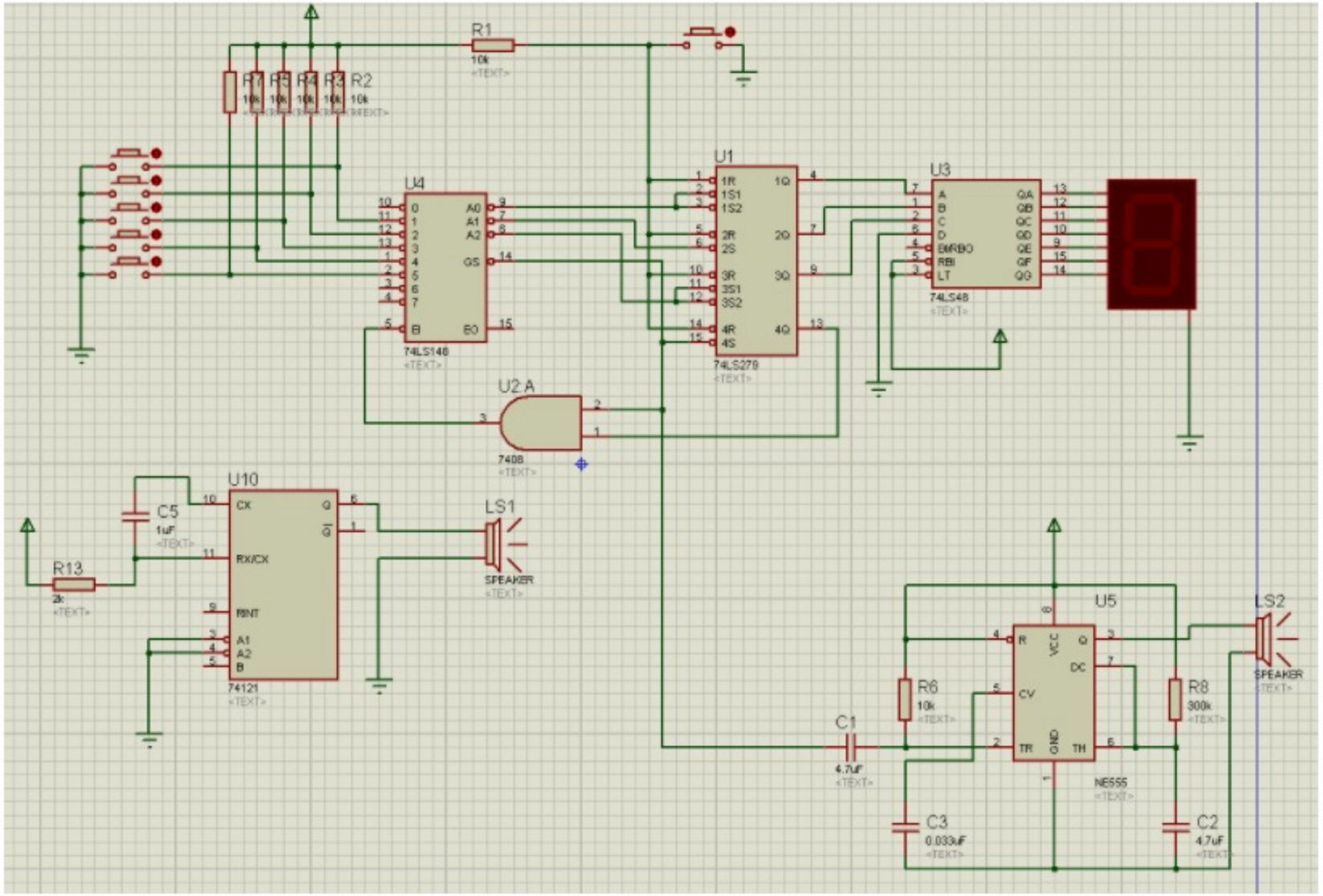
96. 设计电路原理图

97. 设计电路原理图

98. 设计电路原理图

99. 设计电路原理图

100. 设计电路原理图



- 软件教程
- 注意事项
- 八路抢答器的设计改.doc
- 仿真图.png
- 配套资料说明.txt
- 智力抢答器279.DSN
- 智力抢答器279.PWI